

## ARQUITETURA DE MANUTENÇÃO

- 1) Foi, comprovadamente, o primeiro a desenvolver a primeira calculadora mecânica?
  - (a) Charles Babbage
  - (b) Ada Lovelace
  - (c) Blaise Pascal
  - (d) John von Neumann
  
- 2) Quem é a “Mãe da Programação” com o desenvolvimento do primeiro Software?
  - (a) Grace Hopper
  - (b) Ada Lovelace
  - (c) Margaret Hamilton
  - (d) Jean E. Sammet
  
- 3) Uma grande contribuição dele para a ciência da computação foi que instruções (programas e arquivos) fossem gravados na memória do computador. Com isto, a leitura destas instruções seriam bem mais rápidas... Ele propôs um esquema que ainda hoje é utilizado (ARQUITETURA DOS COMPUTADORES). Quem foi ele?
  - (a) Alan Turing
  - (b) John von Neumann
  - (c) Konrad Zuse
  - (d) Howard Aiken
  
- 4) É considerado o primeiro computador eletrônico desenvolvido na história da humanidade?
  - (a) ENIAC
  - (b) Colossus
  - (c) Z3
  - (d) ABC
  
- 5) Um jovem estudante desenvolveu uma linguagem de programação básica para ser operada no Altair, a Altair Basic que conduziu a formação da Microsoft. Quem foi ele?
  - (a) Steve Wozniak
  - (b) Steve Jobs
  - (c) Bill Gates
  - (d) Paul Allen
  
- 6) Trazendo inovações como ambientes gráficos de operação e a utilização do mouse a Apple lançou dois computadores o \_\_\_\_\_ em 1983 e o \_\_\_\_\_ em 1984.
  - (a) Apple I e Apple II
  - (b) Lisa e Macintosh

- (c) iMac e MacBook
- (d) Apple III e Apple IV

7) Duas principais marcas de processadores?

- (a) Intel e NVIDIA
- (b) AMD e Qualcomm
- (c) Intel e AMD
- (d) Samsung e MediaTek

8) É um modelo de processador AMD:

- (a) Core i7
- (b) Ryzen 5
- (c) Pentium Gold
- (d) Celeron

9) É um modelo de processador Intel:

- (a) Ryzen 9
- (b) Athlon
- (c) Core i9
- (d) EPYC

10) O que é LGA?

- (a) Um tipo de memória RAM.
- (b) Um tipo de soquete de processador onde o chip é soldado diretamente na placa-mãe.
- (c) Um tipo de soquete de processador onde os pinos estão na placa-mãe.
- (d) Um tipo de soquete de processador onde os pinos estão no próprio processador.

11) O que é BGA?

- (a) Um tipo de soquete de processador onde os pinos estão na placa-mãe.
- (b) Um tipo de soquete de processador onde o chip é soldado diretamente na placa-mãe.
- (c) Um tipo de barramento de dados.
- (d) Um tipo de soquete de processador onde os pinos estão no próprio processador.

12) O que é PGA?

- (a) Um tipo de soquete de processador onde o chip é soldado diretamente na placa-mãe.
- (b) Um tipo de soquete de processador onde os pinos estão no próprio processador.
- (c) Um tipo de soquete de processador onde os pinos estão na placa-mãe.
- (d) Um tipo de sistema operacional.

13) O que é ULA?

- (a) Unidade Lógica Aritmética.

- (b) Unidade de Longa Alocação.
- (c) Unidade Linear de Acesso.
- (d) Unidade Lógica Avançada.

14) O que é UC?

- (a) Unidade Central.
- (b) Unidade de Controle.
- (c) Unidade de Criptografia.
- (d) Unidade de Cache.

15) O que são Registradores?

- (a) Áreas de armazenamento de dados de alta velocidade dentro da memória RAM.
- (b) Circuitos eletrônicos responsáveis por controlar o fluxo de dados no computador.
- (c) Pequenas áreas de armazenamento de alta velocidade dentro da CPU, usadas para guardar dados e instruções que estão sendo processados.
- (d) Programas de software que gerenciam os recursos de hardware do computador.

16) Como funciona a arquitetura CISC?

- (a) Utiliza um conjunto reduzido de instruções complexas, visando a simplicidade do hardware.
- (b) Enviar poucas instruções aos Registradores em compensação estas instruções devem ser a mais completa e eficiente possível.
- (c) Executa cada instrução em múltiplos ciclos de clock.
- (d) Prioriza a execução paralela de instruções simples.

17) Como funciona a arquitetura RISC?

- (a) Utiliza um conjunto complexo de instruções, otimizado para tarefas específicas.
- (b) a ideia foi que no lugar de criar poucas instruções complexas seria mais interessante criar várias instruções simples, com isto, mesmo aumentando o número de instruções nos registradores, os processadores RISC iriam executar estas muitas instruções simples mais rapidamente que as poucas instruções complexas
- (c) Armazena a maioria das operações diretamente na memória principal.
- (d) Possui um número limitado de registradores para otimizar a velocidade.